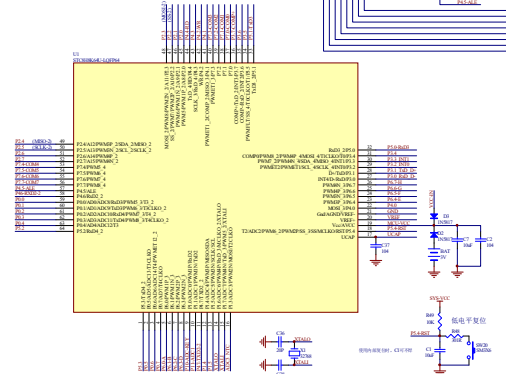


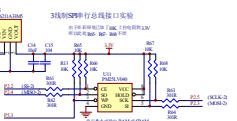
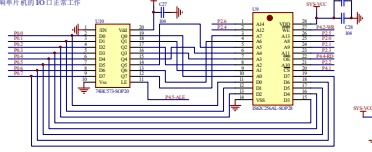
STC大学计划实验箱 9.3 原理图
www.STCMCUDATA.COM
2022-2-21

说明:
1. 该芯片使用STC89G64S11(2) ADC内置 8K RAM, 可以直接存取, 不需外部晶振, 不需外部复位, 宽电压 2.0~5.5V, SW19是下载板电按钮, 下载时按一下再释放就可以烧录。
2. 烧录方式: 从USB烧录。
3. 有PC脚ACL的电路是耗电元件C2和C2外部引脚短路的线均ACL连接。



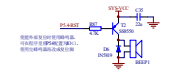
P4.1为高时 U9 SRAM 处于非选中状态, 这时 SRAM 对单片机所有端口处于高阻输入状态, 不影响单片机的 IO 口正常工作

外部并行总线扩展32K SRAM

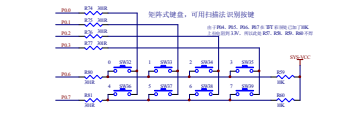
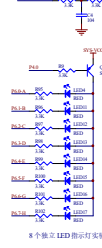


P0.0	P0.1	P0.2	P0.3	P0.4	P0.5	P0.6	P0.7
P1.0	P1.1	P1.2	P1.3	P1.4	P1.5	P1.6	P1.7
P2.0	P2.1	P2.2	P2.3	P2.4	P2.5	P2.6	P2.7
P3.0	P3.1	P3.2	P3.3	P3.4	P3.5	P3.6	P3.7
P4.0	P4.1	P4.2	P4.3	P4.4	P4.5	P4.6	P4.7
P5.0	P5.1	P5.2	P5.3	P5.4	P5.5	P5.6	P5.7
P6.0	P6.1	P6.2	P6.3	P6.4	P6.5	P6.6	P6.7
P7.0	P7.1	P7.2	P7.3	P7.4	P7.5	P7.6	P7.7

STC大学计划实验箱 9.3 原理图
2022-2-21

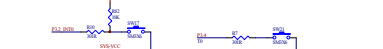
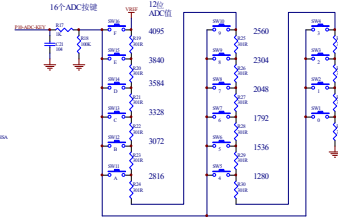


PNM3 DAC03



如果烧录单片机外总线线就不要使用上图的P0/P1行列矩阵按键检测电路, 改用下面的ADC按键检测电路

该ADC检测方法
每隔4ms左右进行一次ADC采样, 并保留最近16次的数据, 其变化比较小时再判断, 判断有变化时, 允许一定的偏差, 比如至多6个字的偏差。



外部计数实验, 需打开内部 A/D 上拉电阻

进入时钟校准电路后, 按下 NT02NT1 键后向微处理器
USB1 键和 P1.7 下载键 (P1.7 为下载键) 同时按下, 需先化掉 P1.7 上拉电阻再给单片机上电, 或种电路上电, 再点电脑烧 STC89G64S11 下载软件的下板按钮



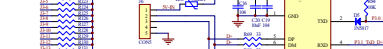
1-总线温度传感器 DS18B20 测温



12864 模块接口
接口信号定义



从电脑取5V电



USB接口接口下载烧录板

STC89G64S11(2) 烧录板及烧录芯片可用硬件USB接口进行烧录, 烧录板使用 P0.0, P0.1 作为 USB+ 数据和信号, U5, R09, R08, C16, C19, C20, D5, D04 不用